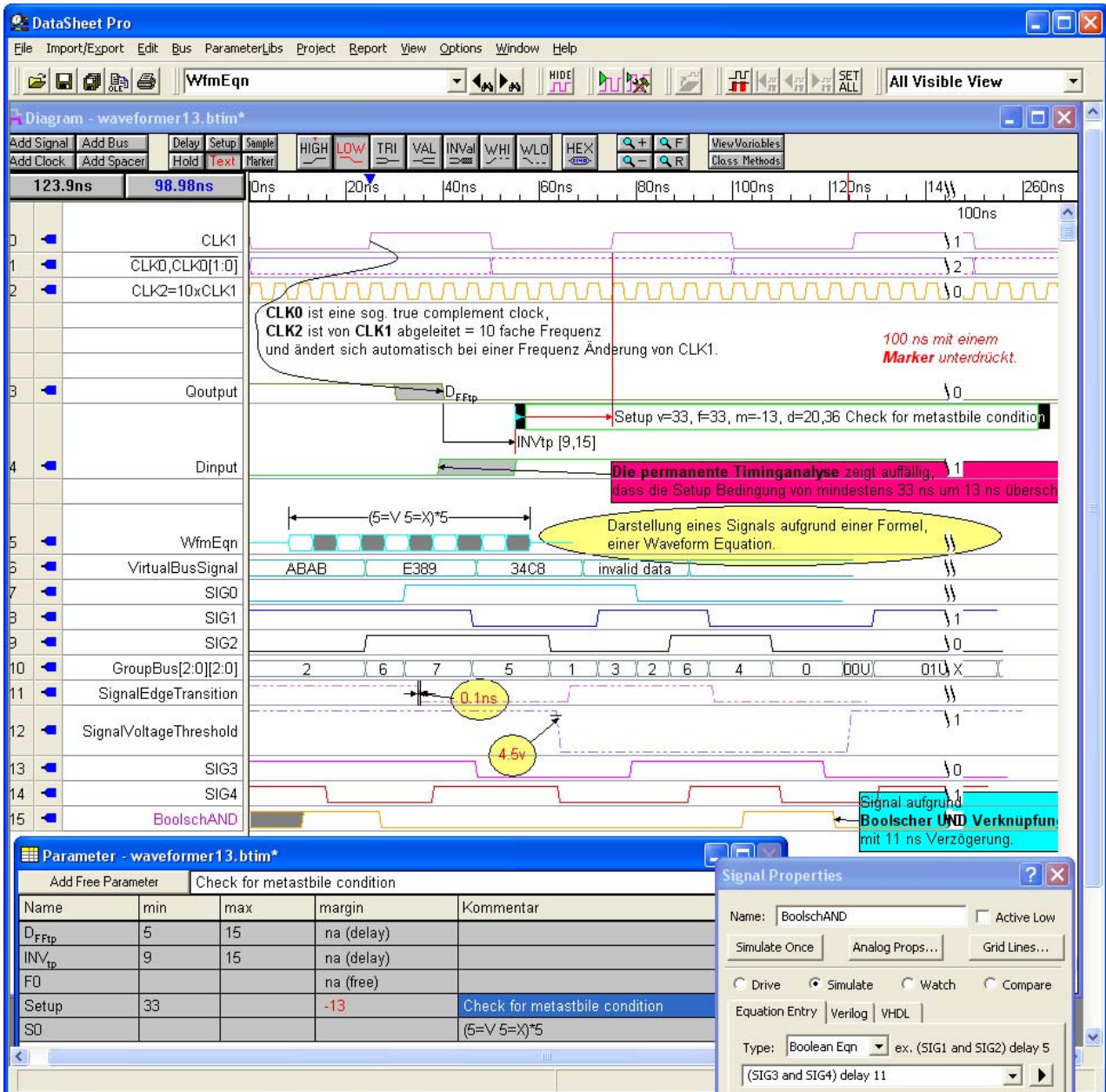


WaveFormer Pro Version 13







Neue Features, ein neues Gesicht für die professionelle Timing Analyse, die Dokumentation von Signalen und die Entwicklung von Testbenches.

- Jetzt auch Import von binären TR0 Daten von HSPICE/OmegaSim,
- jetzt auch Import von Agilent MSO Daten,
- jetzt erweiterter VCD Import mit Anzeige der Input-/Output-Richtung,
- jetzt auch Export von VCD Dateien,
- jetzt erweiterter Tri-State Export für Agilent- und Tektronix-Pattern Generatoren,
- jetzt schnellere Verilog/VHDL Testbench Code Erstellung.









Alle hier beschriebenen Features finden Sie in DataSheet Pro wieder.

Direction:

0		output_sig
1		input_sig
2		inout_sig
3		internal_sig

„Direction“ gibt die Richtung eines Ports in einer Testbench an.
„Output Signale“ sind Treiber das Model Under Test in einer Simulation.

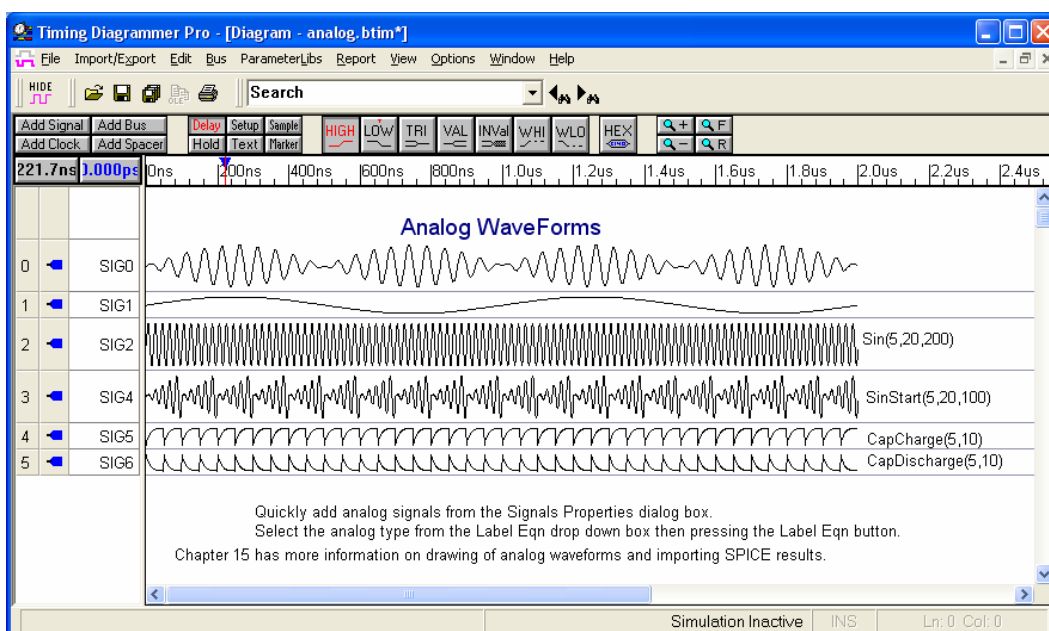
„Input Signale“ kommen aus einer Simulation eines MUT's zurück.
„Internal Signale“ sind nicht mit einem Port des MUT's verbunden.

0		SIG0	} Export Checked
1		SIG1	
2		SIG2	
3		SIG3	} Export Unchecked
4		SIG4	
5		SIG5	
6		SIG6	
7		SIG7	

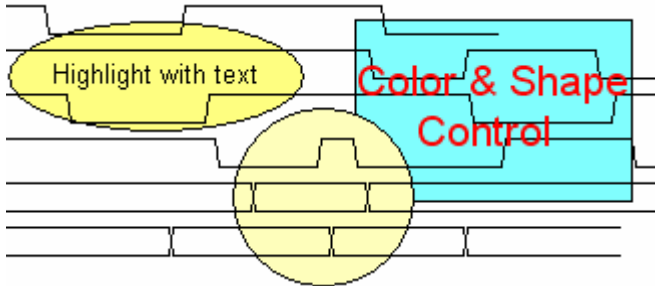
Beim Export der Daten eines Timingdiagrammes z. B. in eine VHDL Datei werden normalerweise alle Signale exportiert. Der Anwender kann jedoch den Umfang der exportierten Signale in den Signal Properties einschränken.

In diesem Beispiel werden die Signale mit den grauen Richtungsanzeigern nicht exportiert.

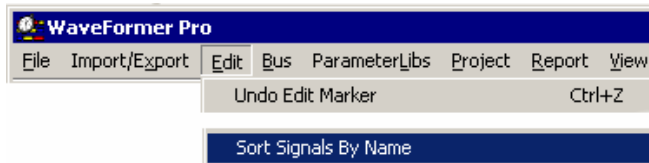
Alle folgenden Features finden Sie auch in TimingDiagrammer Pro und DataSheet Pro.



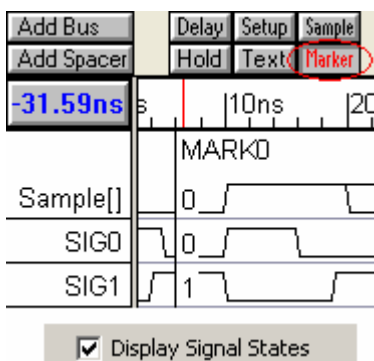
Ganz viel gibt es dem Bild nicht hinzu zufügen: TimingDiagrammer Pro & Co sind geeignete Tools zur Dokumentation von analogen Signalen.



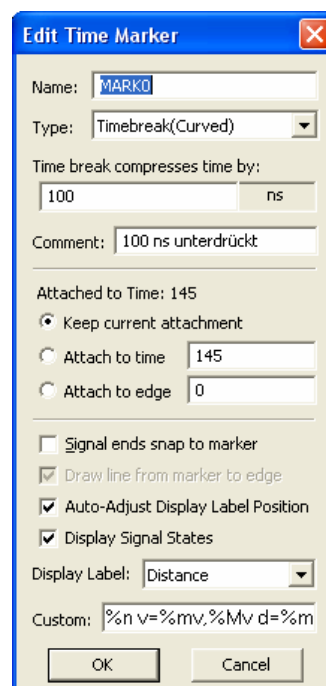
TimingDiagrammer Pro ist eine Software für Ihre Dokumentationen. Textboxen mit unterschiedlichen Schriftformatierungen und Schriftfarben konnten Sie bereits nutzen. Version 13 ermöglicht Ihnen die Textboxen noch auffälliger mit unterschiedlichen Formen und verschiedenen farblichen Hinterlegungen zu gestalten.

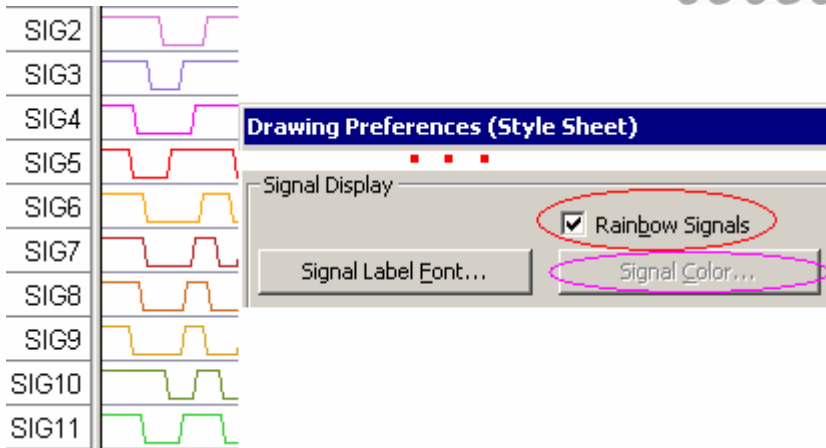


Vielleicht macht es mal Sinn die Signale im Timing Diagramm alphabetisch zu sortieren – hier ist die Lösung in Version 13.



Display Signal States ist neu in Version 13 – für den schnellen Blick.





Sie haben es schon gemerkt: Es wird bunt mit Version 13. Im **Menue Options** finden Sie die **Drawing Preferences (Style Sheet)** für eine Vielzahl von Einstellungen. Jetzt könne Sie mit einem Mausklick alle Signale unterschiedliche einfärben – wer's bunt mag...

In diesem Dokument haben wir nur die neuen Version 13 Features von TimingDiagrammer Pro und WaveFormer Pro beschrieben. Sie finden diese neuen Features natürlich auch in DataSheet Pro. Die grundsätzlichen

Funktionen von TimingDiagrammer Pro und WaveFormer Pro erklären wir in einem anderen Dokument. TimingDiagrammer Pro bleibt auch als Version 13 das Grundmodul für die Dokumentation und Timing Analyse.

WaveFormer Pro nehmen Sie,

- wenn Sie mit HDLs (VHDL, Verilog) arbeiten,
- wenn Sie Simulated Signals brauchen, d.h. Signale von einander mit Booleschen Verknüpfungen oder mit HDL Skripten ableiten wollen,
- wenn Sie Daten von Simulationen (VCD) , Spice, HSPICE oder Oscilloscopen importieren und darstellen sowie verändern wollen,
- wenn Sie die Timing Diagramme als Stimulie in Simulationen verwenden wollen, also die Daten als VHDL- oder Verilog Code exportieren wollen,
- wenn Sie die Daten der Timing Diagramme mit Pattern Generatoren weiter nutzen wollen.

DataSheet Pro nehmen Sie,

- wenn Sie mehrere Timing Diagramme gleichzeitig geöffnet haben wollen – als Option für WaveFormer Pro erhältlich,
- wenn Sie OLE Verknüpfungen für Ihre Dokumentationen nutzen wollen – als Option für WaveFormer Pro erhältlich,
- wenn Sie zusätzliche Ausgabe Formate haben wollen, wenn Sie eine Projektverwaltung für Ihre Timing Diagramme in der Applikation haben wollen.

TestBencher Pro nehmen Sie, wenn Sie mehr Komfort bei der Entwicklung Ihrer Testbenches haben wollen.