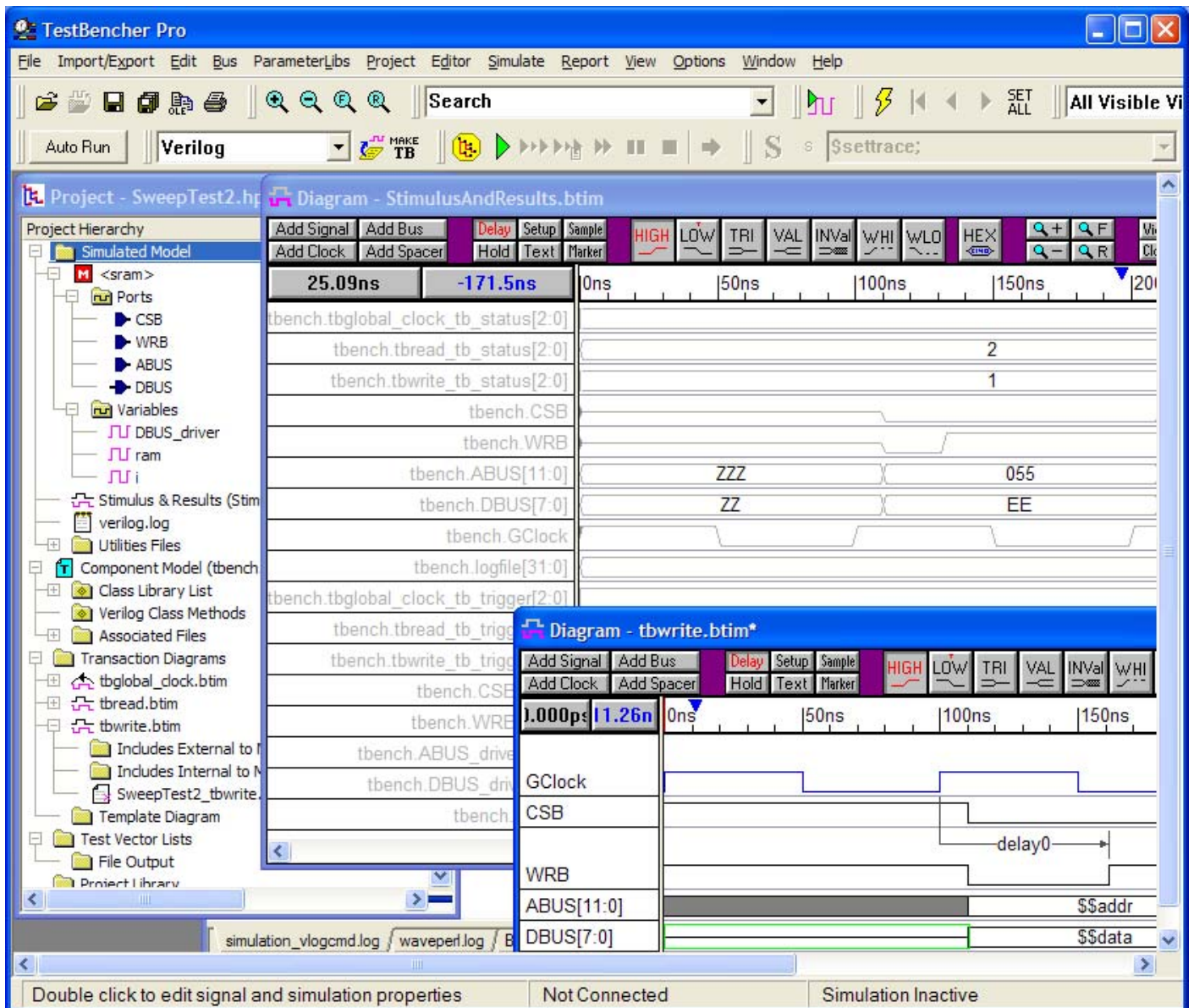


TestBencher Pro Version 16...sehr praktisch..



...und sehr gut für Ihren HDL Simulations Flow

Bereits mit WaveFormer Pro entwickeln Sie mit einer grafischen Oberfläche, d. h. mit der Darstellung der einzelnen Signale – auch virtueller Bus-Signale -, Stimulie Dateien für HDL Simulationen. Eine besonders produktive Kombination ist WaveFormer Pro zusammen mit BugHunter Pro – in TestBencher Pro bereits enthalten.

Mit WaveFormer Pro stellen Sie eine konkrete Situation bzw. Transaktion grafisch mit den einzelne Signalen und deren Abhängigkeiten zueinander da. Die Eingabemöglichkeiten sind vielfältig:

Klick-klack mit der Maus, mit numerischen Werten in den dafür vorgesehenen Feldern oder mit einer logischen Kombination aus mehreren Signalen abgeleitet – mit Booleschen

Formeln oder mittels eines VHDL- oder Verilog-Codes. Importierte Daten können ebenfalls verwendet werden, beispielsweise von Logikanalysatoren oder aus Simulations-Ergebnissen. Diese Timing Diagramme können Sie dann als VHDL- oder Verilog Datei in Simulationen wie z. B. mit Modelsim als Stimulie verwenden.

Besonders nützlich kann dabei die Option Reaktive Testbench – in TestBencher Pro bereits enthalten – sein. Hiermit steuern Sie die Simulation abhängig von Simulationsergebnissen mit sog. Sampeln. Diese Sample analysieren Signalzustände oder Bus-Inhalte zu bestimmten Zeitpunkten in der Simulation. Der Anwender bestimmt so den Simulations-ablauf je nach Sample Ergebnissen.

TestBencher Pro

Testbencher Pro arbeitet mit den gleichen Timing Diagrammen wie WaveFormer Pro – mit WaveFormer Per kann also Arbeitsplätzen mit Testbencher Pro zugearbeitet werden. Testbencher Pro bietet noch mehr Komfort und gestattet die Entwicklung wesentlich komplexerer Testbenches.

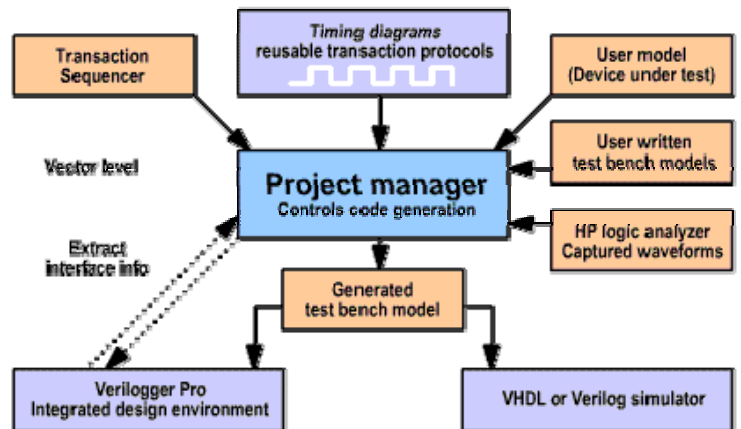
Beim Speichern eines Diagrammes in TestBencher Pro wird sowohl das grafische Diagramm wie auch die HDL- Datei in der für das Projekt definierten HDL automatische mit gespeichert.

Im TestBencher Pro ist ein Verilog-Simulator integriert. Auch externe Simulatoren wie z. B. Modelsim sind steuerbar.

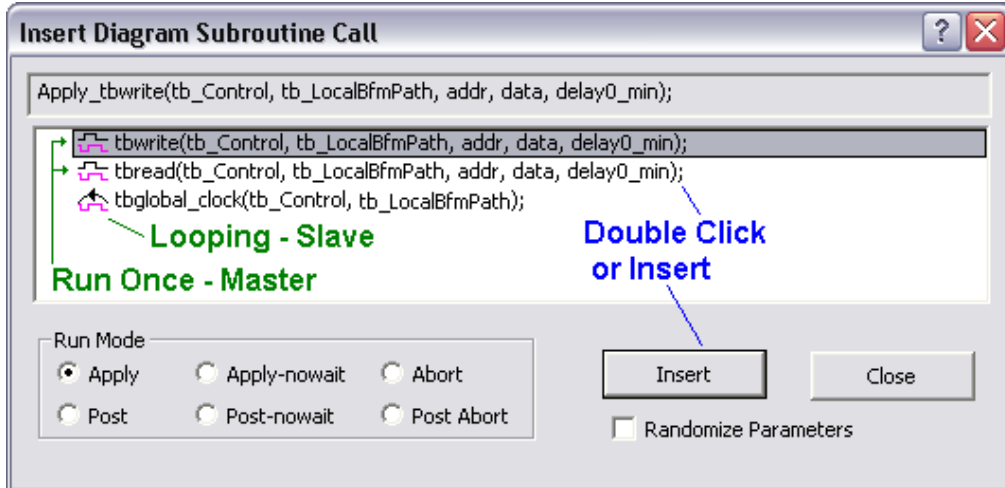
Einer der großen Unterschiede zwischen WaveFormer Pro und TestBencher Pro ist das Feature, dass Sie mit TestBencher Pro komplexere Testbenches aus vielen Transaktionen bestehen ent- wickeln können. Prinzipiel ist jede Transaktion in einem Timingdiagramm dargestellt. Mit einem Projektfenster verwaltet der Anwender die

vielen zu einem Projekt gehörenden Dateien. Dazu gehören die User Source Codes aus denen TestBencher Pro automatisch die Ports extrahiert, grafische Templates aus denen ähnliche Transaktionen vererbt werden können, eine Vielzahl von Transaktions Diagrammen – alles unter der Überschrift Vermeidung von Fehlern - und das Simulations-Resultat.

TestBencher Pro Design flow



Mit TestBencher Pro Version 16 bestimmen Sie den Ablauf der Simulation noch komfortabler



Im Transaction Sequencer wird der Ablauf der Simulation mit der Reihenfolge der Transaktions Diagramme definiert. TestBencher Pro stellt dem Anwender auch für diesen Vorgang jetzt eine GUI mit neuen Anweisungs Features (Run Mode) zur Verfügung.

TestBencher Pro

bietet das Komfort-Programm für viele Simulatoren – für mehr als hier angezeigt. Die Simulationsergebnisse werden in den TestBencher Pro zurückgeführt. TestBencher Pro läuft auf Windows, Linux und Solaris.

