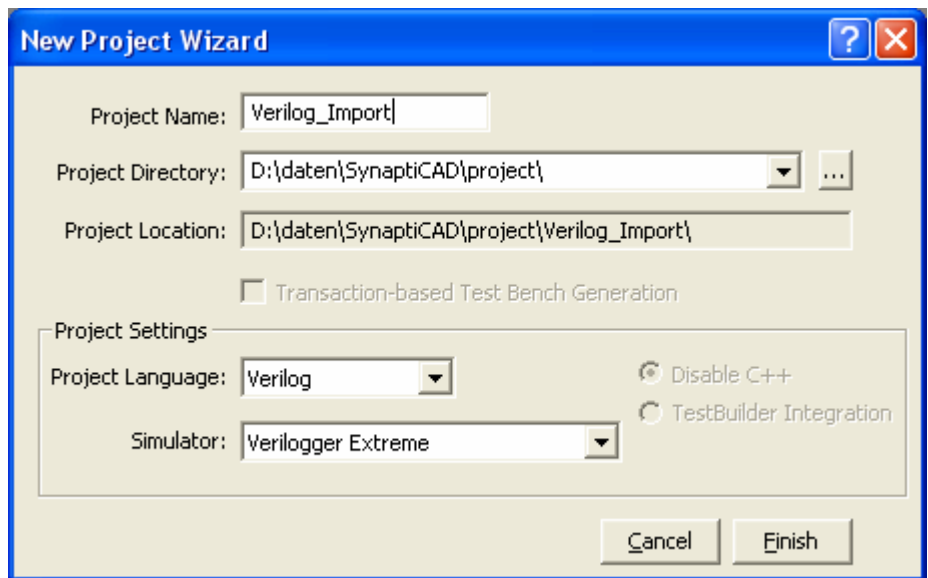


## Mit BugHunter Pro visualisieren Sie Ihren HDL Code

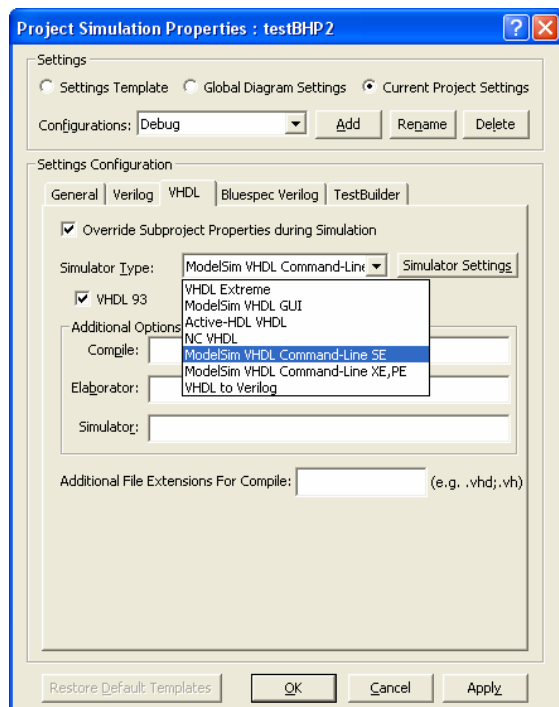
BugHunter Pro liefern wir Ihnen stand-alone als ein sehr produktives und flexibles Debugging Tool, als Bestandteil der Simulatoren VeriLogger Pro und VeriLogger Extrem – nämlich als deren GUI - , wegen der umfangreichen Funktionen als Bestandteil von TestBencher Pro und als Option zum

WaveFormer Pro. Für WaveFormer Pro Anwender besteht damit die Möglichkeit komplexen HDL Code (C++, Verilog und VHDL) zu visualisieren und die Timing Diagramme in WaveFormer Pro weiter zu verwenden.

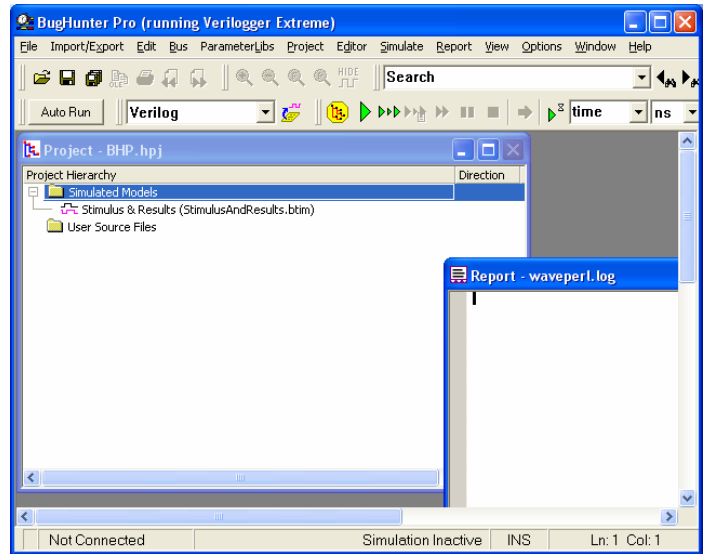
Bei der Nutzung von BugHunter Pro richten Sie zuerst wie beim TestBencher Pro ein Projekt für die Grundeinstellungen wie Speicherort, verwendete HDL und verwendeten Simulator ein. In diesem Beispiel wird der eigene Verilog Simulator VeriLogger Extrem der Einfachheit halber verwendet.



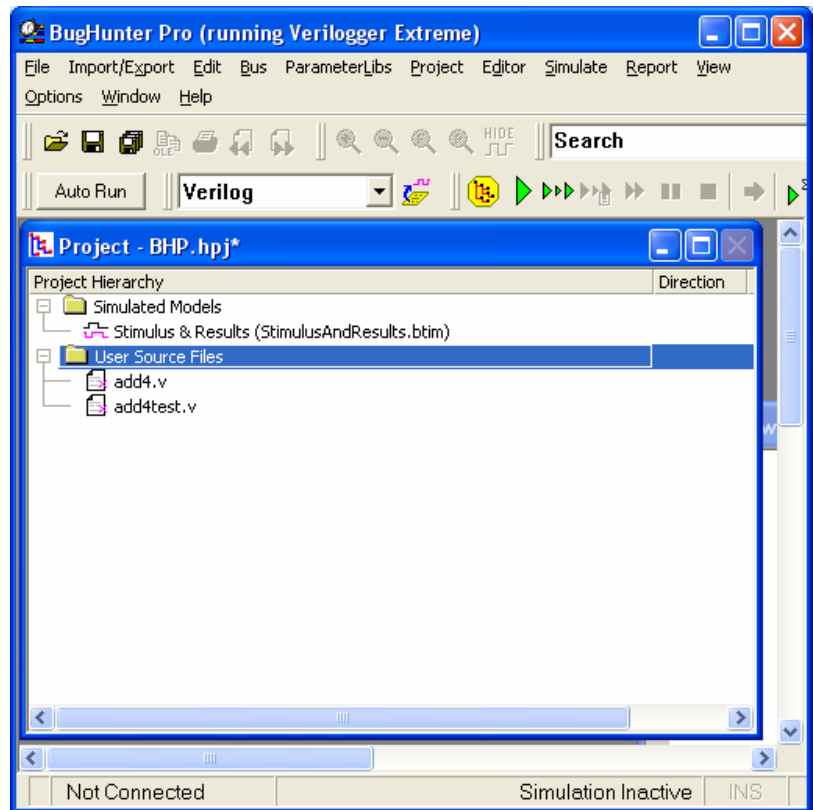
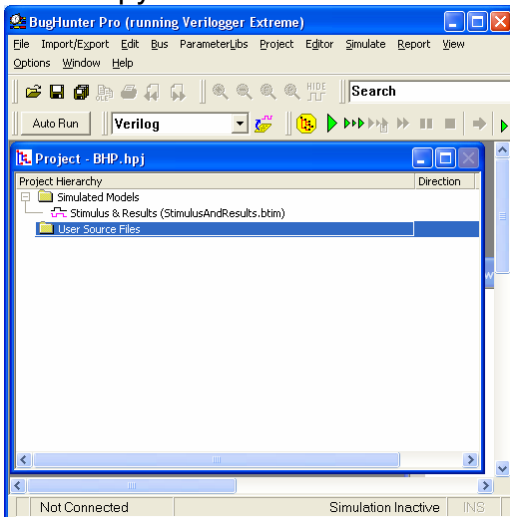
Wenn Sie einen anderen Simulator haben, so dürfen Sie den natürlich auch verwenden.



Nachdem Sie das Projekt definiert haben, kommen Sie in die Arbeitsoberfläche.

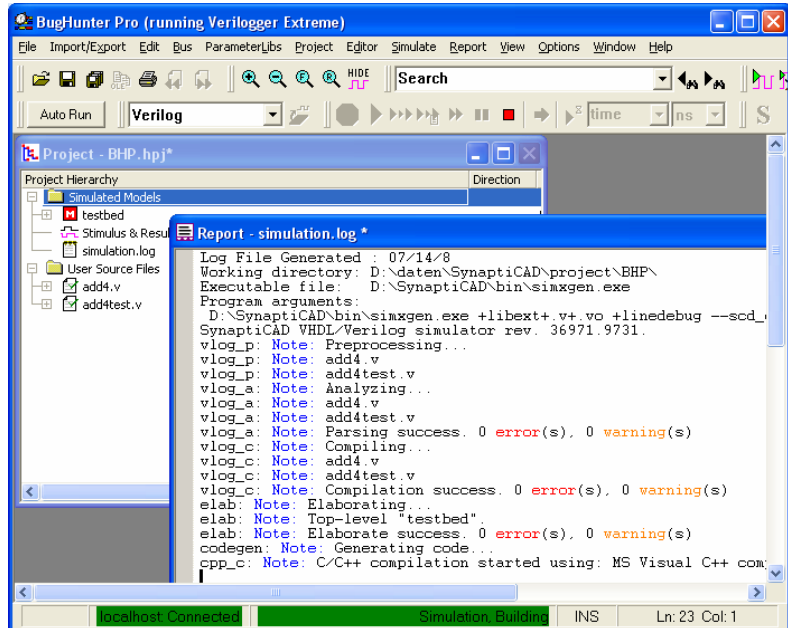
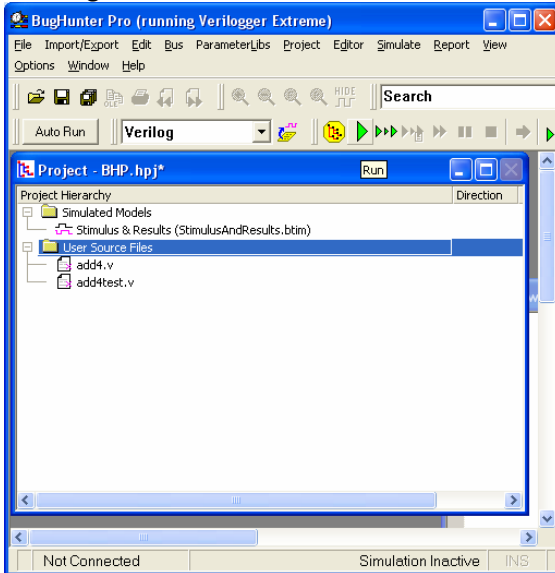


Wie beim TestBencher Pro ist jetzt der Moment gekommen, die HDL Dateien in das Projekt aufzunehmen, unter „User Source Files“ einzuordnen: Mit der rechten Maustaste „Add HDL Files to Source File Folder“ – oder Copy.



In diesem Beispiel werden zwei mitgelieferte Verilog Dateien aus dem Ordner Examples benutzt.

Klicken Sie auf den grüne Pfeil „Run“:  
Dann geht's los – die Simulation damit  
die Signale sichtbar werden

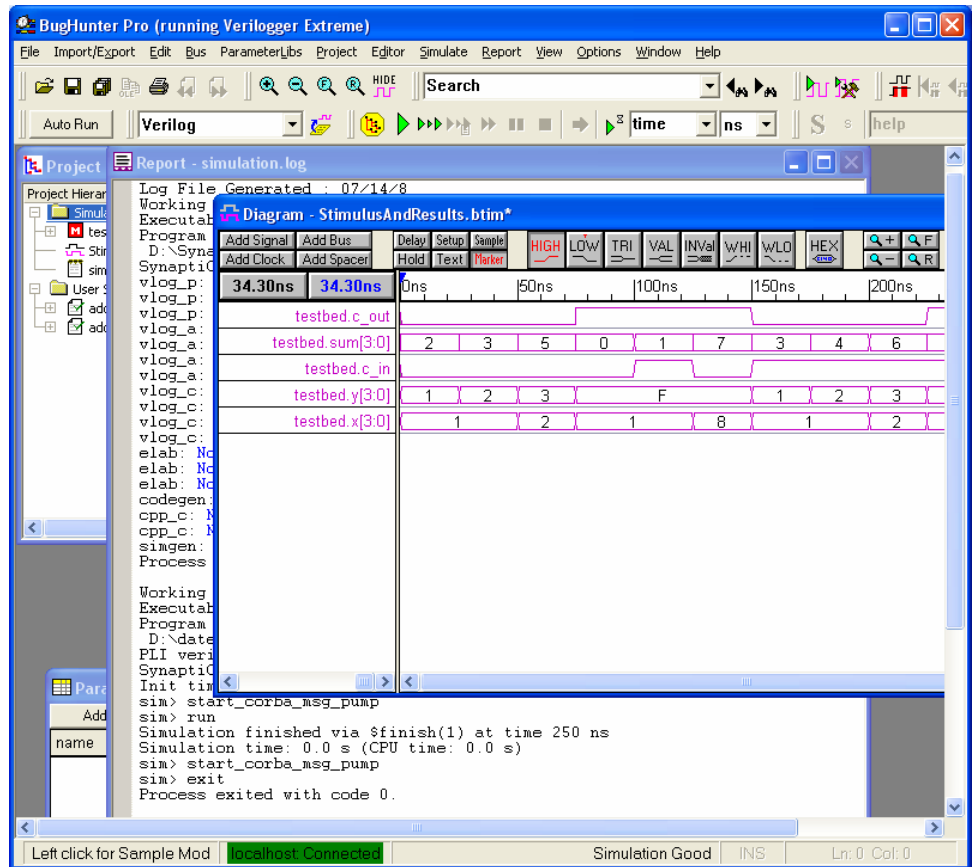


Im Report Fenster erkennen Sie die laufenden  
Aktivitäten – etwas Geduld.

Und bitte nicht von dieser  
Sicherheitswarnung verwirren  
lassen: Eine Kommunikation  
nach draußen finden nicht  
statt, sondern nur von einer  
exe zu einer anderen exe, was  
der Firewaal bereits Sorgen  
bereitet – Ihnen aber bitte  
nicht.



Und hier ist das Timing Diagramm aufgrund des Verilog HDL Codes.



Und hier ist das Timing Diagramm im WaveFormer Pro zur weiteren Verwendung:

