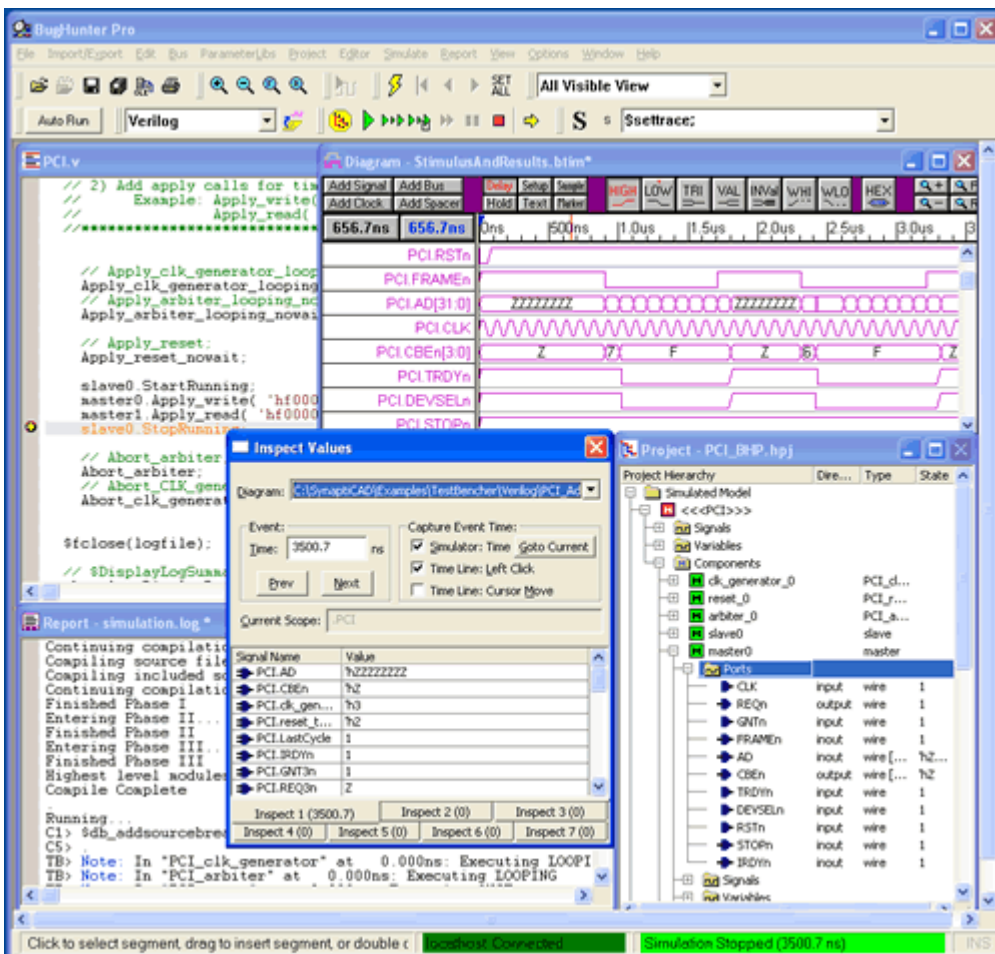


BugHunter Pro Version 13

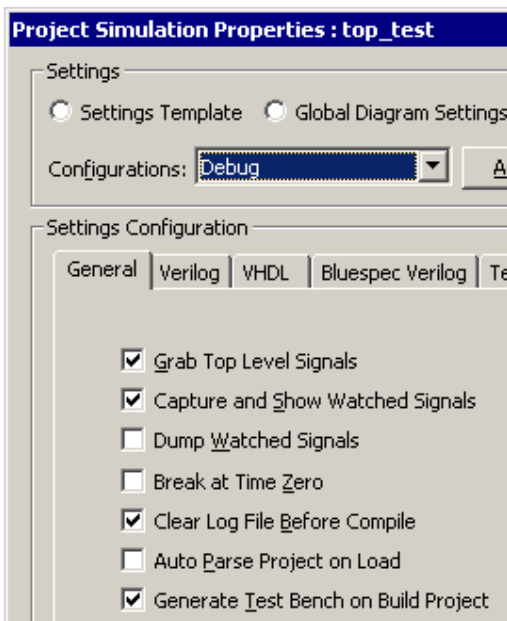


Neue Features für die professionelle Simulationen und Verifikationen

- Jetzt schnellere Simulationen,
- jetzt bessere Visualisierung der Änderungen von Signalen und Variablen,
- jetzt einfachere Navigation,
- jetzt ist BugHunter geeignet für das Debugging von Synopsys VCS Simulationen,
- jetzt direkter Aufruf der VHDL/Verilog Übersetzungs Software aus der GUI,
- etc...

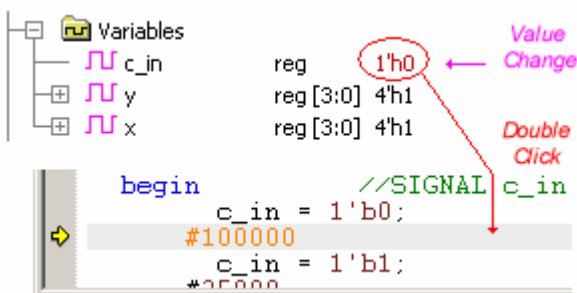
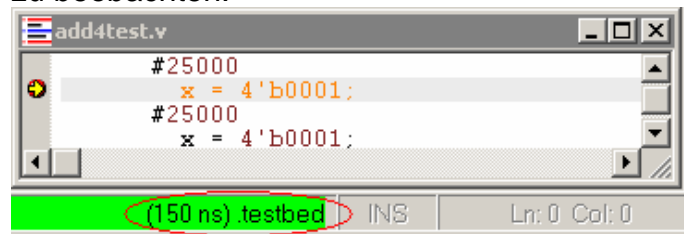
Der Produktname gibt einen deutlichen Hinweis: BugHunter Pro ist ein Debugging Tool. BugHunter Pro ist auch die GUI der Simulations Software VeriLogger Extrem und wird auch beim TestBench Pro mitgeliefert – VeriLogger Extrem ist Bestandteil von TestBench Pro. BugHunter Pro ist noch vielseitiger einsetzbar: Als GUI aller

relevanten Simulatoren von ALDEC, Cadence, Mentor und Synopsys – der Anwender arbeitet dann immer mit nur einer GUI. BugHunter Pro ist auch als Option mit WaveFormer Pro sehr gut einsetzbar, wenn der Anwender komplexe HDL Dateien importieren und grafisch darstellen will.

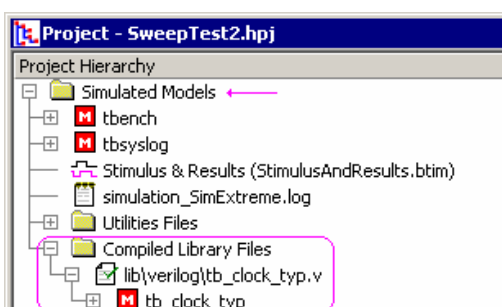


Bei Simulationen wird häufig gerätselt: Läuft sie noch oder hängt sie schon – die Simulation. Bei Verwendung von BugHunter Pro können Sie die Signale während einer Simulation beobachten – hier die entsprechenden Einstellungen. In BugHunter Pro Version 13 ist eine Simulation mit beobachteten Signalen um den Faktor 2 schneller geworden.

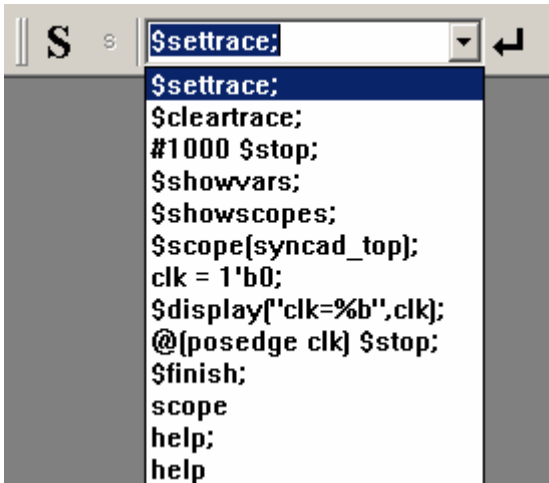
In einem neuen Fenster sind jetzt Simulationen besser zu beobachten.



Signale und Variable, die seit dem letzten Simulations-Step verändert wurden, werden jetzt im Projekt Baum und im Beobachtungs-Fenster zur besseren Auffälligkeit rot angezeigt.



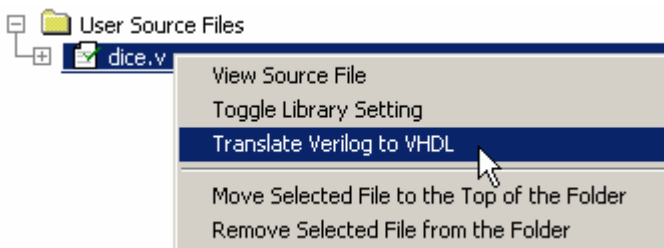
Compilierte Library Dateien zeigt BugHunter Pro Version 13 im Projekt Baum.



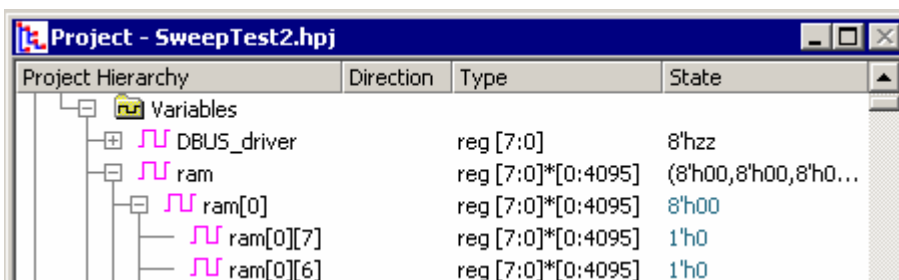
Anwender mehrer Simulatoren wird ein neues Feature die Arbeit erleichtern: In der Simulator Command Console kann der Anwender Command Sequenzen unterschiedlicher Simulatoren abspeichern.



Neuen Befehlsschaltflächen erleichtern das Springen zu bereits benutzten Editor Fenstern.



Aus BugHunter Pro Version 13 sind die VHDL-Verilog und Verilog-VHDL Übersetzungsprogramme jetzt per Mausclick schnell aufrufbar – vorausgesetzt man hat eine Lizenz für die Übersetzungs-Software.



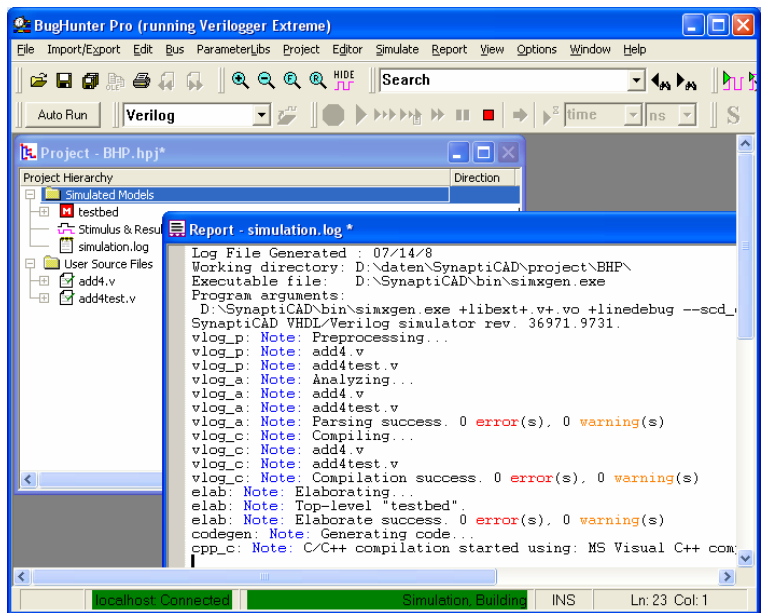
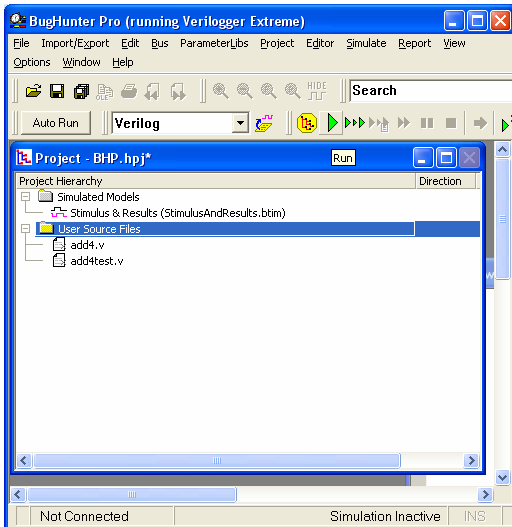
Der Projekt Hierarchie Baum kann jetzt bis zur Anzeige von Arrays und Bit Vektoren aufgefähert werden.

Mit BugHunter Pro visualisieren Sie Ihren HDL Code

BugHunter Pro liefern wir Ihnen stand-alone als ein sehr produktives und flexibles Debugging Tool, als Bestandteil der Simulatoren VeriLogger Pro und VeriLogger Extrem – nämlich als deren GUI - , wegen der umfangreichen Funktionen als Bestandteil von TestBencher Pro und als Option zum

WaveFormer Pro. Für WaveFormer Pro Anwender besteht damit die Möglichkeit komplexen HDL Code (C++, Verilog und VHDL) zu visualisieren und die Timing Diagramme in WaveFormer Pro weiter zu verwenden.

Nach wenigen Vorarbeiten klicken Sie auf den grüne Pfeil „Run“: Dann geht's los – die Simulation damit die Signale sichtbar werden



Im Report Fenster erkennen Sie die laufenden Aktivitäten – etwas Geduld.

Und hier ist das Timing Diagramm aufgrund eines Verilog HDL Codes.

Mit VHDL Code geht's genau so, erfordert allerdings einen separaten Simulator.

