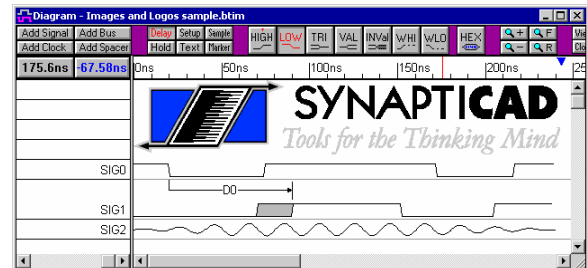
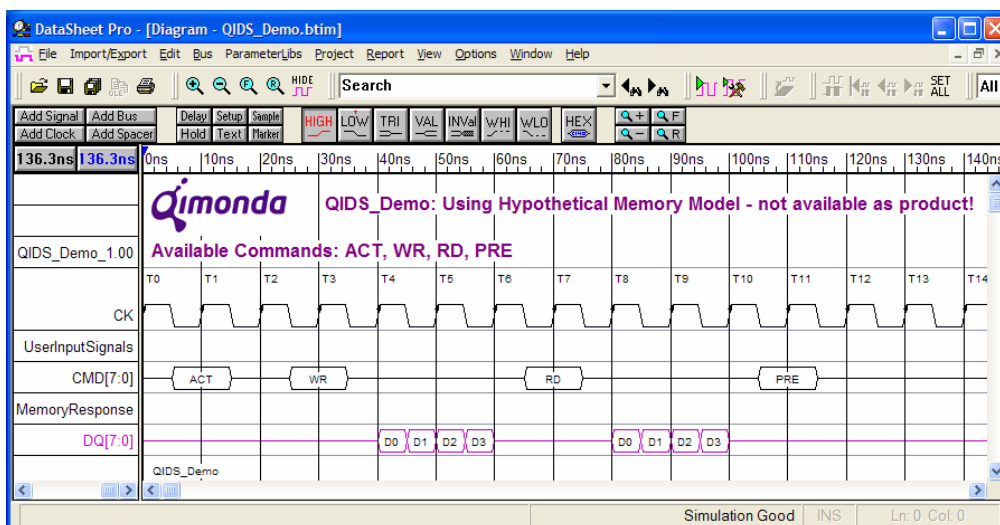
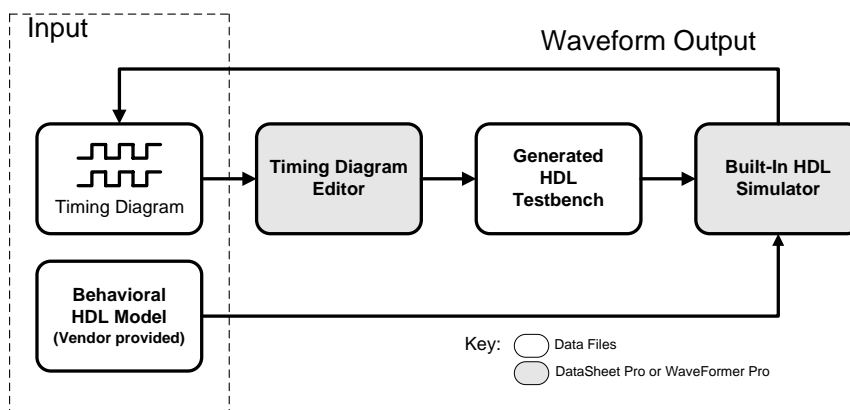


## DataSheet Pro & QIDS Demo

werden für professionelle Dokumentationen in der Halbleiter-Industrie benutzt. Da hat man manchmal gern sein Logo im Timingdiagramm.



Mit dem Begriff Dokumentation ist hier nicht nur die Erstellung von Timingdiagrammen für Datenblätter und Handbücher gemeint. Mit einer speziellen Konfiguration von DataSheet Pro zusammen mit dem zum Toolset gehörenden Simulator VeriLogger Pro und einem entsprechenden HDL-Modell - wir sprechen bei dieser Kombination vom Intuitive Data Sheet - kann die Funktion von Integrierten Schaltungen interaktiv erklärt werden.



In diesem Beispiel von QIDS Demo sehen Sie ein simuliertes Bus-Signal DQ[7:0]. Manipulationen an Bus-Signal CMD[7:0] zeigen am Bus-Signal DQ[7:0] sofort die Auswirkungen der vorgenommenen Änderungen – ein sehr gutes Beispiel für ein Intuitives Data Sheet.

Ein Setup wie QIDS Demo ist für Halbleiterhersteller sehr interessant, um Systementwicklern neue Bausteine schnell erläutern zu können.

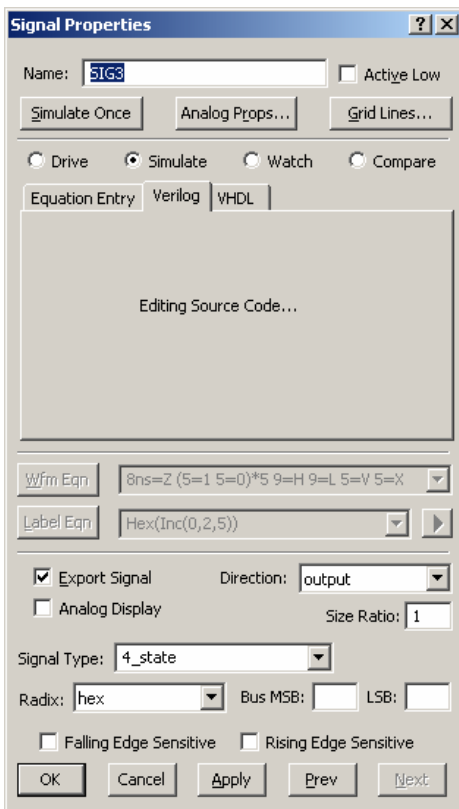
Auf einer JEDEX hat ein in der Nutzung von DataSheet Pro zur Erstellung von Produkt Dokumentationen sehr erfahrener deutscher Halbleiterhersteller einen Vortrag mit der Kombination HDL-Modell, VeriLogger Pro und DataSheet Pro zur Erläuterung und Demonstration des Interface Protokolls eines neuen Bausteines genutzt.

Das Datenblatt für das neue IC hat 122 Seiten mit 102 Grafiken und 72 Tabellen – viel Stoff zum Lesen. Mit dem hier beschriebenen Software Setup ist das Verständnis wesentlich schneller an den Mann und die Frau zu bringen.

Dem Hardware Designer erspart dieses Software Setup viel Zeit und Aufwand für den Aufbau einer eigenen HDL-Simulation am Anfang des Studiums eines neuen ICs. What-if Szenarien sind auf Knopfdruck mit leicht verständlichen Darstellungen in Timingdiagrammen schnell möglich.

## DataSheet Pro Version 12

Version 12 von WaveFormer Pro hat ein großes Fenster für die HDL Code Eingabe. Der Anwender kann die Größe des Fensters beliebig einstellen.



Für einen unserer Kunden in der deutschen Halbleiter Industrie hat das kleine Fenster für die HDL Code Eingabe nicht gereicht. Dieser Anwender von hat relative große Verilog Codes in das kleine Fenster kopiert und manchmal die Übersicht etwas verloren – das passiert jetzt nicht mehr !

