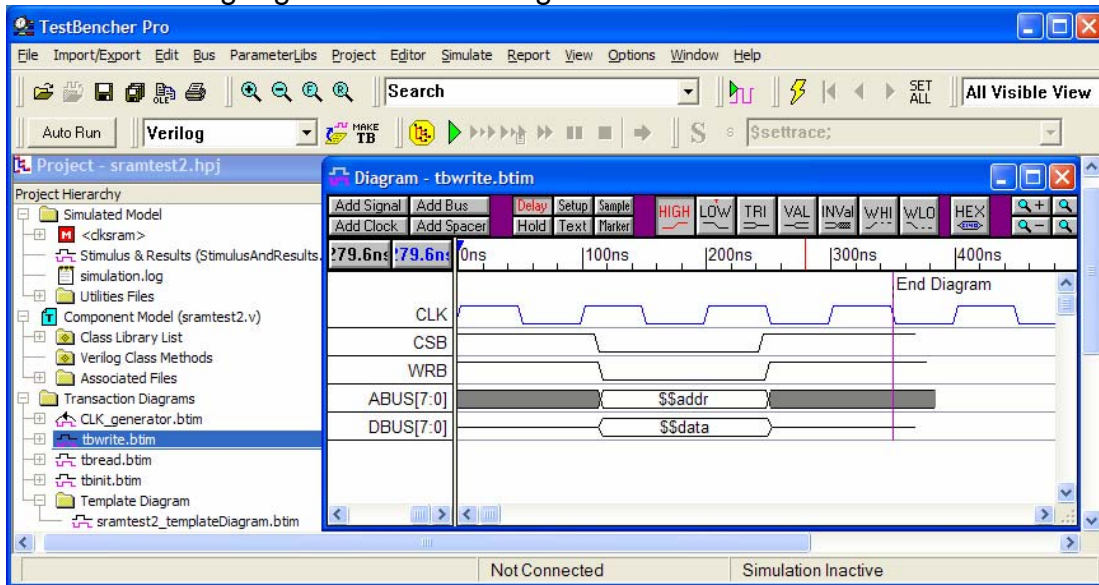


TestBencher Pro

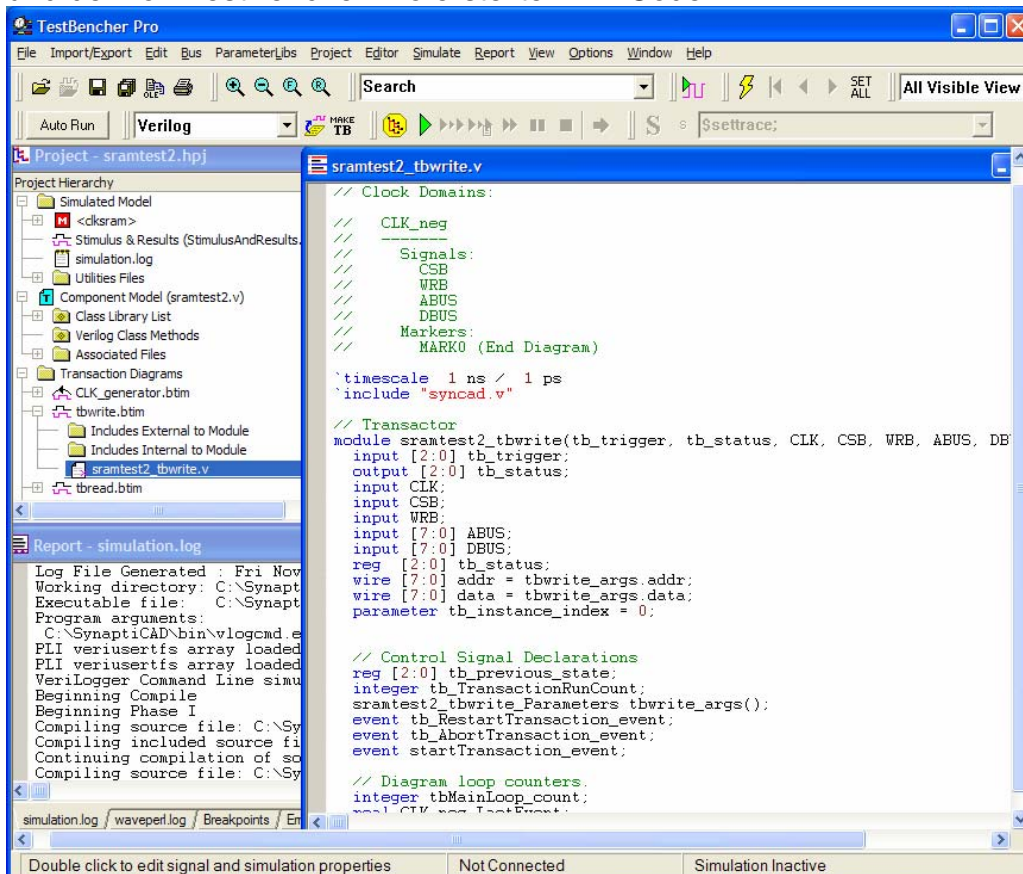
Die wichtigsten Transaktions Diagramme für die SRAM Simulation

Der Schreibvorgang stark vereinfacht grafisch



Der „End Diagram“ Marker verhindert, dass die Simulation endlos läuft.

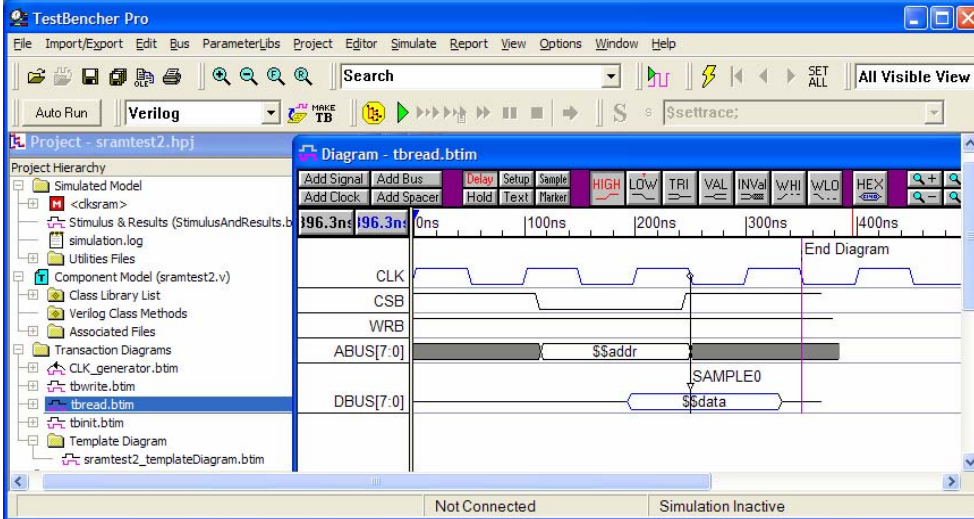
und der von TestBencher Pro erstellte HDL Code



Der HDL Code ist natürlich kein Wunderwerk und auch nichts bahnbrechendes Neues – aber es ist doch wunderbar, dass TestBencher Pro diesen Code automatisch beim Speichern des Transaktions Diagrammes erstellt.

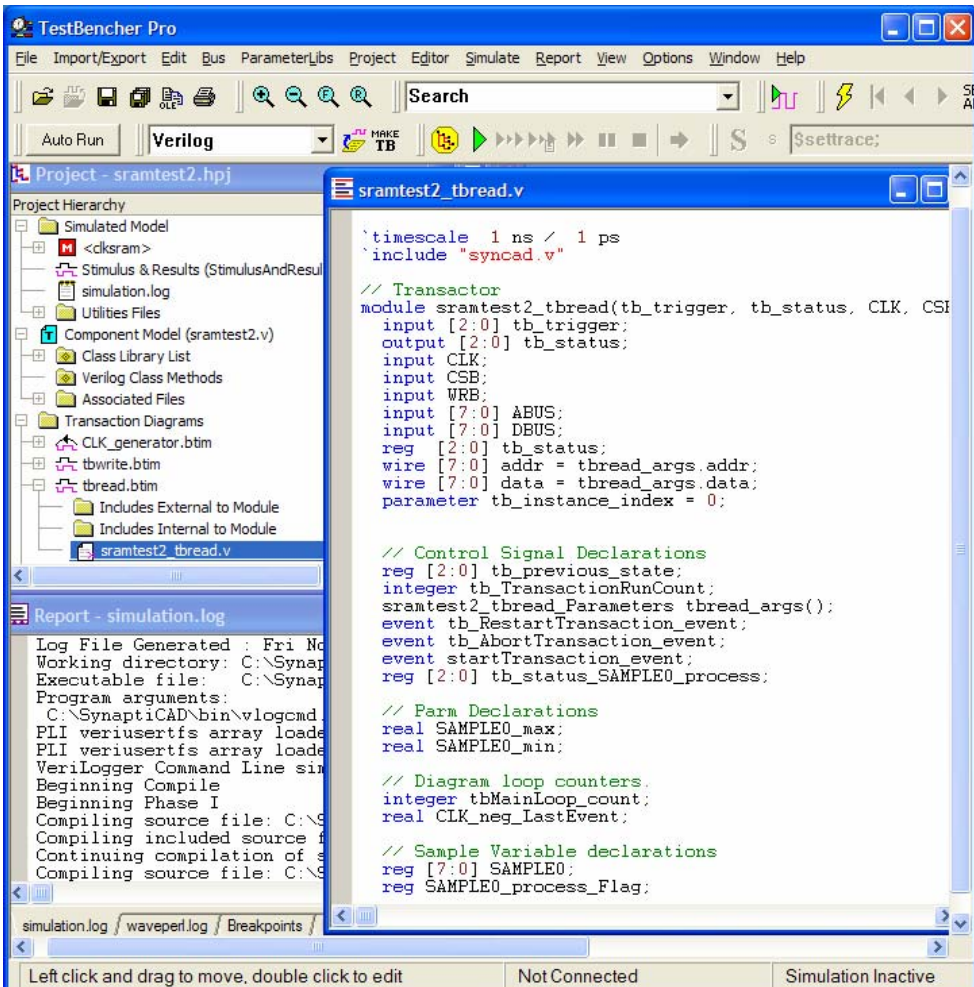
TestBencher Pro

Der Lesevorgang stark vereinfacht grafisch



Mit dem Sample0 wird der gelesene Daten-Inhalt der Variablen \$\$data geprüft – geprüft auf das erwartete Ergebnis.

und der von TestBencher Pro erstellte HDL Code



Der HDL Code ist natürlich kein Wunderwerk und auch nichts bahnbrechendes Neues – aber es ist doch wunderbar, dass TestBencher Pro diesen Code automatisch beim Speichern des Transaktions Diagrammes erstellt.

Sie sparen viel Arbeit und Zeit mit TestBencher Pro in Ihrem Simulations Flow.